



ANDREA TIBERI

INGEGNERE ELETTRONICO

PROFILO

Sono laureato in Ingegneria Elettronica con competenze approfondite nella progettazione e sviluppo di dispositivi elettronici. Ho acquisito una solida base di conoscenze attraverso il mio percorso accademico, con particolare attenzione alla progettazione dei circuiti e alla risoluzione di problemi complessi nell'ambito dell'ingegneria elettronica.

CONTATTI

✉ andrea.tiberi3@unibo.it

COMPETENZE

C++, LTSpice, KiCAD, VHDL, Pacchetto Office, MATLAB, Cadence, Saldatura a stagno, Altium, PSIM

LINGUE

Italiano (madrelingua)

Inglese B2

DATI PERSONALI

Data di nascita: 16/12/1999

Nazionalità: Italiana

Residenza: Riccione

FORMAZIONE

UNIVERSITÀ DI BOLOGNA | 2021 - 2023

Laurea magistrale in ingegneria elettronica
(Sede di Bologna)
Voto: 106/110

UNIVERSITÀ DI BOLOGNA | 2018 - 2021

Laurea triennale in ingegneria elettronica per
l'energia e l'informazione (Sede di Cesena)
Voto: 106/110

ISTITUTO TECNICO | 2013-2018

Ramo Elettronico
Diploma 88/100

ATTIVITÀ DI TESI

Tesi magistrale

Titolo : Progettazione di un inverter trifase 60V/2kW in tecnologia 100 V Si power MOSFET per applicazioni industriali

Attività:

- Ricerca bibliografica
- Analisi e scelta componenti
 - Caratterizzazione switch di potenza attraverso l'utilizzo di circuiti di tipo 'Double Pulse Test' implementati in ambiente di sviluppo LTSpice
 - Implementazione, in MatLab, di un algoritmo che risolve un set di equazioni al fine di ottenere le informazioni necessarie per la scelta del DC-LINK Capacitor
- Realizzazione modello dell'inverter trifase con carico RL mediante software PSIM, al fine di osservare il suo comportamento termico e funzionale in condizioni maximum rating
- Realizzazione delle PCB che compongono l'inverter, attraverso il software CAD ALTIUM
- Saldatura dei componenti sulle rispettive PCB
- Collaudo del inverter con carico RL mediante: generatori di tensione, multimetro e oscilloscopio

Tesi triennale

Titolo : Progetto di un modulo di alimentazione basato su energy harvesting per un nodo sensore LORAWAN

Attività:

- Analisi dei consumi del nodo sensore durante la comunicazione
- Simulazione scarica dei supercapacitori attraverso LTSpice
- Analisi e scelta componenti
- Realizzazione PCB mediate KiCad
- Collaudo del modulo di alimentazione connesso al nodo sensore