



Marco Fontana

ESPERIENZA LAVORATIVA

[13/05/2024 – Attuale]

Ingegnere elettronico

ISTRUZIONE E FORMAZIONE

[20/09/2020 – 18/03/2024]

Laurea Magistrale Ingegneria Elettronica

Alma Mater Studiorum Università di Bologna

Città: Bologna | Paese: Italia |

[20/09/2016 – 13/03/2020]

Laurea in Ingegneria Elettronica

Università degli studi di Parma

Città: Parma | Paese: Italia |

[09/09/2011 – 10/07/2016]

Diploma Istituto Tecnico

ITIS Fermi

Città: Mantova | Paese: Italia |

COMPETENZE LINGUISTICHE

Lingua madre: italiano

Altre lingue:

Inglese

ASCOLTO B1 LETTURA B2 SCRITTURA B1

PRODUZIONE ORALE B1 INTERAZIONE ORALE B1

Livelli: A1 e A2: Livello elementare B1 e B2: Livello intermedio C1 e C2: Livello avanzato

COMPETENZE DIGITALI

Le mie competenze digitali

Utilizzo del browser | Padronanza del Pacchetto Office (Word Excel PowerPoint ecc) | linguaggi di programmazione: C/C++, Visual C++/MFC, Java, JEE, Python, Bash Scripting | Conoscenza sistemi operativi (Windows, Linux) | Buon uso di sistemi informatici base (Windows, MacOS, Linux) | embedded system | Programmazione di FPGA in Verilog (Nexys 4, Genesys 2) | Linguaggi di markup: LaTeX, Markdown | Linguaggio C (pointers, stack/heap memory, Makefile)