



AREA FORMAZIONE E DOTTORATO  
SETTORE DOTTORATO DI RICERCA

OGGETTO: APPROVAZIONE ATTI DELLA SELEZIONE PUBBLICA, PER TITOLI, PROGETTO DI RICERCA E PROVA ORALE, PER L'AMMISSIONE AL CORSO DI DOTTORATO IN INGEGNERIA ELETTRONICA, TELECOMUNICAZIONI E TECNOLOGIE DELL'INFORMAZIONE, XXXVI CICLO, A.A. 2020/21, INDETTA CON D.R. REP. N. 472/2020 DEL 20/04/2020, PUBBLICATO SULLA GAZZETTA UFFICIALE N. 32, IV SERIE SPECIALE, DEL 21/04/2020

IL RETTORE

VISTO l'art. 19, comma 1, della Legge n. 240 del 30/12/2010, che ha modificato l'art. 4 della Legge n. 210 del 03/07/1998, recante norme in materia di dottorato di ricerca;

VISTO il Decreto del Ministro dell'Istruzione, dell'Università e della Ricerca "Regolamento recante modalità di accreditamento delle sedi e dei corsi di dottorato e criteri per l'istituzione dei corsi di dottorato da parte degli enti accreditati", n. 45 del 08/02/2013;

VISTO lo Statuto di Ateneo, emanato con D.R. n.1203 del 13/12/2011 e, in particolare, l'art. 21 relativo ai Dottorati di Ricerca;

VISTO il Regolamento d'Ateneo in materia di corsi di dottorato, emanato con D.R. n. 1468 del 05/12/2016 e ss.mm.ii.;

VISTO il D.R. Rep. n. 472/2020 del 20/04/2020, pubblicato sulla Gazzetta Ufficiale n. 32, IV serie speciale, del 21/04/2020, con cui è stato emanato il bando di concorso per l'ammissione ai corsi di dottorato dell'Ateneo di Bologna per il 36° ciclo - A.A. 2020/2021;

VISTO il D.R. Rep. n. 554/2020 Prot. n. 93984 del 11/05/2020 e ss.mm.ii, con cui è stata nominata la commissione giudicatrice del Corso di Dottorato in INGEGNERIA ELETTRONICA, TELECOMUNICAZIONI E TECNOLOGIE DELL'INFORMAZIONE;

VISTI gli atti della Commissione giudicatrice;

CONSIDERATO che possono essere ammessi in sovrannumero, se risultati idonei a seguito delle selezioni, i candidati in possesso dei requisiti di cui all'art.12, comma 1, lett. a) del sopra citato Regolamento in materia di corsi di dottorato;

VISTA la dichiarazione del German Aerospace Center "Deutsches Zentrum für Luft- und Raumfahrt" - DLR relativa alla concessione alla Dott.ssa Goncalves Lacerda Teixeira Mafalda di una borsa di studio triennale DLR-DAAD per la frequenza del 36° ciclo del Corso di Dottorato in INGEGNERIA ELETTRONICA, TELECOMUNICAZIONI E TECNOLOGIE DELL'INFORMAZIONE;

DISPONE

Art. 1 - Sono approvati gli atti della selezione pubblica, per titoli, progetto di ricerca e prova orale, per l'ammissione al corso di dottorato in INGEGNERIA ELETTRONICA, TELECOMUNICAZIONI E TECNOLOGIE DELL'INFORMAZIONE, XXXVI ciclo, a.a. 2020/21, indetta con D.R. Rep. n. 472/2020 del 20/04/2020, pubblicato sulla Gazzetta Ufficiale n. 32, IV serie speciale, del 21/04/2020.



AREA FORMAZIONE E DOTTORATO  
SETTORE DOTTORATO DI RICERCA

Art. 2 - È approvata la seguente graduatoria generale di merito:

Posizione	Cognome e Nome	Punteggio in centesimi	Idoneità per tema vincolato
1	NERINI MATTEO	87,3	
2	LAMBERTI LORENZO	85,0	
3	VALENTINI LORENZO	82,0	pos. 16 Dai sensori all'analisi dati: cyber-physical systems e loro applicazioni alle catene di produzione
4	PUCCI LORENZO	80,0	pos. 16 Dai sensori all'analisi dati: cyber-physical systems e loro applicazioni alle catene di produzione
5	MILLESIMO MAURIZIO	77,6	
6	PARISI EMANUELE	77,3	pos. 11 Assegno di ricerca Sviluppo di tecniche per l'efficientamento di analisi di datastream da sensori su piattaforme edge-computing
7	SKOCAJ MARCO	76,5	
8	DE FILIPPI GUGLIELMO MARIA	75,5	
9	BRUSCHI NAZARENO	75,0	pos. 14 Assegno di ricerca Architetture di Calcolo Parallele per Accelerazione Eterogenea di algoritmi IA
10	RAVAGLIA LEONARDO	74,5	pos. 15 Assegno di ricerca Hardware-software codesign for parallel architectures targeting machine learning applications
11	MENGOZZI MATTIA	72,9	
12	ZANATTA LUCA	70,3	
13	RUVA CHIARA	70,0	pos. 12 Assegno di ricerca Energy harvesting e gestione di micropotenze per Internet-of-Things
14	ZHANG CHIBEN	69,9	
15	DAKKAK M.RABIH	69,8	pos. 13 Assegno di ricerca Interference Management Techniques for Smart Non-Terrestrial Networks in Beyond 5G systems
16	KHAN MUHAMMAD USMAN	69,6	pos. 14 Assegno di ricerca Architetture di Calcolo Parallele per Accelerazione Eterogenea di algoritmi IA
17	GONCALVES LACERDA TEIXEIRA MAFALDA	69,0	
18	CAPASSO GIUSEPPE	68,7	pos. 17 Assegno di ricerca Transistori e circuiti di potenza basati su tecnologie a semiconduttori wide-bandgap
19	OSMAN NADA SALAH MAHMOUD	68,4	pos. 9 Decentralized technologies for orchestrated fog computing intelligence
20	VALENTE LUCA	67,8	pos. 15 Assegno di ricerca Hardware-software codesign for parallel architectures targeting machine learning applications



AREA FORMAZIONE E DOTTORATO  
SETTORE DOTTORATO DI RICERCA

21	REHMAN QANDEEL	67,5	
22	AHMED FAISAL	67,3	
23	ALIMO DAVID LAGU BERNARD	66,7	
24	MANFREDI ANNALISA	64,9	pos. 8 AI-powered Infrastructure Security in Fog Computing Environments

Art. 3 - Sono nominati vincitori:

Cognome e Nome	Sostegno finanziario	Idoneità per tema vincolato
NERINI MATTEO	Borsa di studio	
LAMBERTI LORENZO	Borsa di studio	
VALENTINI LORENZO	Borsa di studio a tema vincolato	Dai sensori all'analisi dati: cyber-physical systems e loro applicazioni alle catene di produzione
PUCCI LORENZO	Borsa di studio	
MILLESIMO MAURIZIO	Borsa di studio	
PARISI EMANUELE	Assegno di ricerca	Assegno di ricerca Sviluppo di tecniche per l'efficiamento di analisi di datastream da sensori su piattaforme edge-computing
SKOCAJ MARCO	Borsa di studio	
DE FILIPPI GUGLIELMO MARIA	Borsa di studio	
BRUSCHI NAZARENO	Assegno di ricerca	Assegno di ricerca Architetture di Calcolo Parallele per Accelerazione Eterogenea di algoritmi IA
RAVAGLIA LEONARDO	Assegno di ricerca	Assegno di ricerca Hardware-software codesign for parallel architectures targeting machine learning applications
MENGOZZI MATTIA	Borsa di studio	
RUVA CHIARA	Assegno di ricerca	Assegno di ricerca Energy harvesting e gestione di micropotenze per Internet-of-Things
DAKKAK M.RABIH	Assegno di ricerca	Assegno di ricerca Interference Management Techniques for Smart Non-Terrestrial Networks in Beyond 5G systems
CAPASSO GIUSEPPE	Assegno di ricerca	Assegno di ricerca Transistori e circuiti di potenza basati su tecnologie a semiconduttori wide-bandgap
OSMAN NADA SALAH MAHMOUD	Borsa di studio a tema vincolato	Pos. 9 Decentralized technologies for orchestrated fog computing intelligence



AREA FORMAZIONE E DOTTORATO  
SETTORE DOTTORATO DI RICERCA

MANFREDI ANNALISA	Borsa di studio a tema vincolato	pos. 8 AI-powered Infrastructure Security in Fog Computing Environments
GONCALVES LACERDA TEIXEIRA MAFALDA	Borsa di studio ente estero	Sovrannumerario

Art. 4 - L'immatricolazione dei vincitori deve essere completata entro la data indicata sul sito <https://www.unibo.it/it/didattica/dottorati/2020-2021/ingegneria-elettronica-telecomunicazioni-e-tecnologie-dellinformazione> (versione italiana) e <https://www.unibo.it/en/teaching/phd/2020-2021/electronics-telecommunications-and-information-technologies-engineering> (versione inglese), a pena di esclusione.

Art. 5 - Le borse di studio indicate nel bando saranno assegnate dal Collegio dei docenti, in sede di programmazione delle attività del primo anno di corso, secondo l'ordine definito nel presente Decreto e tenendo conto delle indicazioni presenti nel Bando e nella scheda del corso di dottorato.

IL RETTORE

*Firmato digitalmente*

Avverso il presente provvedimento è ammesso ricorso giurisdizionale dinanzi al Tribunale Amministrativo Regionale dell'Emilia Romagna entro 60 giorni dalla sua pubblicazione ovvero ricorso straordinario al Presidente della Repubblica entro 120 giorni dalla sua pubblicazione.